BILAN ENTREES /SORTIES processeur : module Télémètre

Processeur(s) concerné(s) : **B**ase / **R**obot / **P**oste de travail

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Nom du signal, + numéro si bus  Acronyme, mot  (être le plus explicite possible) | Entrée ou sortie,  De **B/R/P**  ex : IN B | Type d'information importante:  État, valeur analogique, événement, durée écoulée depuis un autre événement, communication (protocole)  tout type de commentaire permettant d'établir le type de périphérique **de la colonne suivante** | **Périphérique :**  **ADC, DAC, Capture, PWM, sortie Match,**  **GPIO**  **UART (Rx ou Tx),**  **SPI, I2C, I2S, ....** | Patte **Px.y**  choisie | Indication sur le traitement mis en œuvre pour lire ou actualiser la patte :  Scrutation ou interruption (dire l'évènement)  préciser si c'est quelque chose de périodique, s'il y a une fonction à écrire pour gérer, les variables utiles mises à jour ... |
| Tm\_Emis\_Trig | OUT R | Evènement ( moment du début de la transmission) | GPIO |  | Des impulsion périodiquement émise pour commencer à emmètre un signal de 40kHz |
| Tm\_Emis\_trig | OUT R | Evènement ( moment du début de la transmission) | GPIO |  | Un signal carré, avec une fenêtre d’émission de …. |
| Tm\_Rec\_cap | IN R | Evènement ( capture du timer au moment où la réception s’effectue) | Capture |  | Interruption au moment de la réception |
| Tm\_Freq\_Mes\_0 | IN R | Etat (Information sur niveau logique) | GPIO |  | **Bit 0** pour définir la fréquence de mesure du Télémètre. |
| Tm\_Freq\_Mes\_1 | IN R | Etat (Information sur niveau logique) | GPIO |  | **Bit 1** pour définir la fréquence de mesure du Télémètre. |
| Tm\_debug\_0 | IN R | Etat (Information sur niveau logique) | GPIO |  | **Bit 0** pour le définir le mode de débogage. |
| Tm\_debug\_1 | IN R | Etat (Information sur niveau logique) | GPIO |  | **Bit 1** pour définir le mode de débogage |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |